



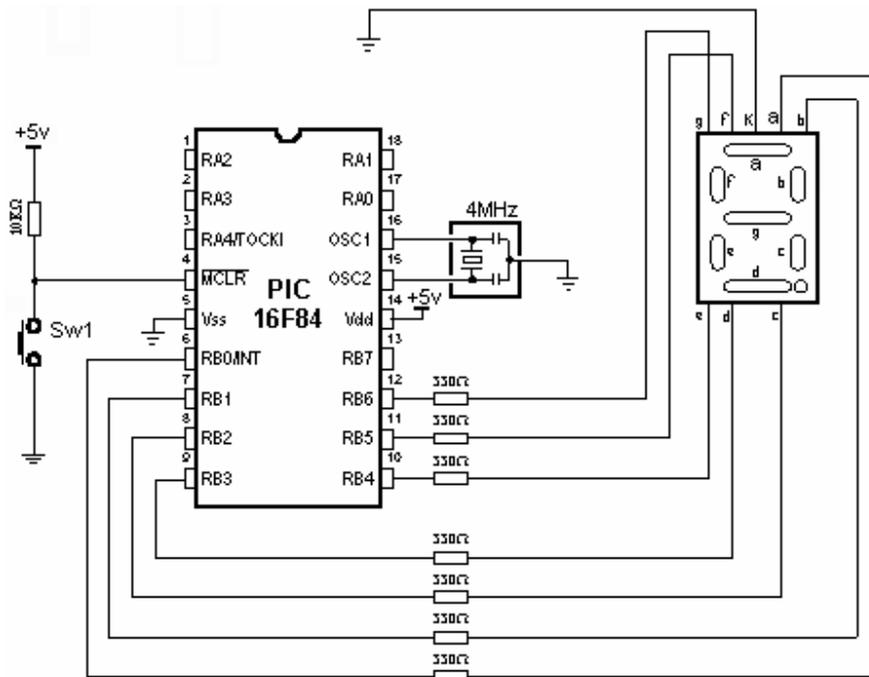
Prova de Digital P₂ – Sexto Período – 2007/2
Professor: Adriano Martins Moutinho

Nota:

PERMITIDO USO DE CALCULADORA E
PROVA A LAPIS. SEM CONSULTA!

Nome: _____ Turma: _____

- 1) Explique o funcionamento do conversor A/D rampa simples. Quais vantagens um rampa dupla possui em relação a este?
- 2) Um display de sete segmentos catodo comum está ligado a um microprocessador PIC 16F84 da forma indicada abaixo. Elabore um programa capaz de acender a seqüência: 9, 8, 7, 6, 5, 4, 3, 2, 1, 0 e a seguir recomeça novamente do 9.



- 3) Desenhe a forma de onda da transmissão serial do símbolo “C” (43H) com 1 start bit (0), 1 stop bit (1) e paridade par. Caso seja necessário transmitir 1200 BAUD nesta configuração, qual será o bit rate?

- 4) Calcule a tensão na saída do conversor D/A abaixo quando a entrada for $(1011)_2$

